

# Declaration and Power of Attorney For Patent Application Erklärung Für Patentanmeldungen Mit Vollmacht

## German Language Declaration

Als nachstehend benannter Erfinder erkläre ich hiermit an Eides Statt:

dass mein Wohnsitz, meine Postanschrift, und meine Staatsangehörigkeit den im Nachstehenden nach meinem Namen aufgeführten Angaben entsprechen,

dass ich, nach bestem Wissen der ursprüngliche, erste und alleinige Erfinder (falls nachstehend nur ein Name angegeben ist) oder ein ursprünglicher, erster und Miterfinder (falls nachstehend mehrere Namen aufgeführt sind) des Gegenstandes bin, für den dieser Antrag gestellt wird und für den ein Patent beantragt wird für die Erfindung mit dem Titel: "CONDUCTOR TRACK SUPPORTING LAYER FOR LAMINATING INSIDE A CHIP CARD, CHIP CARD COMPRISING A CONDUCTOR TRACK SUPPORTING LAYER, AND METHOD FOR PRODUCING A CHIP CARD"

deren Beschreibung

(zutreffendes ankreuzen)

☐ hier beigelegt ist.

☒ am 24 August 2000 unter der  
Anmeldungsnummer PCT/DE/00/02889

eingereicht wurde und am

abgeändert wurde  
(falls tatsächlich abgeändert).

Ich bestätige hiermit, dass ich den Inhalt der obigen Patentanmeldung einschliesslich der Ansprüche durchgesehen und verstanden habe, die eventuell durch einen Zusatzantrag wie oben erwähnt abgeändert wurde.

Ich erkenne meine Pflicht zur Offenbarung irgendwelcher Informationen, die für die Prüfung der vorliegenden Anmeldung in Einklang mit Absatz 37, Bundesgesetzbuch, Paragraph 1.56(a) von Wichtigkeit sind, an.

Ich beanspruche hiermit ausländische Prioritätsvorteile gemäss Abschnitt 35 der Zivilprozessordnung der Vereinigten Staaten, Paragraph 119 aller unten angegebenen Auslandsanmeldungen für ein Patent oder eine Erfindersurkunde, und habe auch alle Auslandsanmeldungen für ein Patent oder eine Erfindersurkunde nachstehend gekennzeichnet, die ein Anmeldedatum haben, das vor dem Anmeldedatum der Anmeldung liegt, für die Priorität beansprucht wird. German Application No. 199 40 480.1 dated August 26, 1999

As a below named inventor, I hereby declare that:

My residence, post office address and citizenship are as stated below next to my name,

I believe I am the original, first and sole inventor (if only one name is listed below) or an original, first and joint inventor (if plural names are listed below) of the subject matter which is claimed and for which a patent is sought on the invention entitled  
"CONDUCTOR TRACK SUPPORTING LAYER FOR LAMINATING INSIDE A CHIP CARD, CHIP CARD COMPRISING A CONDUCTOR TRACK SUPPORTING LAYER, AND METHOD FOR PRODUCING A CHIP CARD"

the specification of which

(check one)

☐ is attached hereto.

☒ was filed on 24 August 2000 as  
PCT Application Serial No. PCT/DE00/02889

U.S. Serial No. 10/069,419

and was amended on

(if applicable)

I hereby state that I have reviewed and understand the contents of the above identified specification, including the claims, as amended by any amendment referred to above.

I acknowledge the duty to disclose information which is material to the examination of this application in accordance with Title 37, Code of Federal Regulations, § 1.56(a).

I hereby claim foreign priority benefits under Title 35, United States Code, § 119 of any foreign application(s) for patent or inventor's certificate listed below and have also identified below any foreign application for patent or inventor's certificate having a filing date before that of the application on which priority is claimed:  
German Application No. 199 40 480.1 dated August 26, 1999

# German Language Declaration

Prior foreign applications:

Priorität beansprucht

Priority Claimed

YES(Ja) NO (Nein)

199 40 480.1 Germany 26 August 1999  
 (Number) (Country) (Day/Month/Year Filed)  
 (Nummer) (Land) (Tag/Monat/Jahr eingereicht)

X       

                                                                
 (Number) (Country) (Day/Month/Year Filed)  
 (Nummer) (Land) (Tag/Monat/Jahr eingereicht)

             

                                                                
 (Number) (Country) (Day/Month/Year Filed)  
 (Nummer) (Land) (Tag/Monat/Jahr eingereicht)

             

Ich beanspruche hiermit gemäss Absatz 35 der Zivilprozessordnung der Vereinigten Staaten, Paragraph 120, den Vorzug aller unten aufgeführten Anmeldungen und falls der Gegenstand aus jedem Anspruch dieser Anmeldung nicht in einer früheren amerikanischen Patentanmeldung laut dem ersten Paragraphen des Absatzes 35 der Zivilprozessordnung der Vereinigten Staaten, Paragraph 112 offenbart ist, erkenne ich gemäss Absatz 37, Bundesgesetzbuch, Paragraph 1.56(a) meine Pflicht zur Offenbarung von Informationen an, die zwischen dem Anmeldedatum der früheren Anmeldung und dem nationalen oder PCT internationalen Anmeldedatum dieser Anmeldung bekannt geworden sind.

I hereby claim the benefit under Title 35, United States Code, § 120 of any United States application(s) listed below and, insofar as the subject matter of each of the claims of this application is not disclosed in the prior United States application in the manner provided by the first paragraph of Title 35, United States Code, § 112, I acknowledge the duty to disclose material information as defined in Title 37, Code of Federal Regulations, § 1.56(a) which occurred between the filing date of the prior application and the national or PCT international filing date of this application:

(Application Serial No.)  
 (Anmeldeseriennummer)

(Filing Date)  
 (Anmeldedatum)

(Status)  
 (patentiert, anhängig,  
 aufgegeben)

(Status)  
 (patented, pending,  
 abandoned)

(Application Serial No.)  
 (Anmeldeseriennummer)

(Filing Date)  
 (Anmeldedatum)

(Status)  
 (patentiert, anhängig,  
 aufgegeben)

(Status)  
 (patented, pending,  
 abandoned)

Ich erkläre hiermit, dass alle von mir in der vorliegenden Erklärung gemachten Angaben nach meinem besten Wissen und Gewissen der vollen Wahrheit entsprechen, und dass ich diese eidesstattliche Erklärung in Kenntnis dessen abgebe, dass wissentlich und vorsätzlich falsche Angaben gemäss Paragraph 1001, Absatz 18 der Zivilprozessordnung der Vereinigten Staaten von Amerika mit Geldstrafe belegt und/oder Gefängnis bestraft werden koennen, und dass derartig wissentlich und vorsätzlich falsche Angaben die Gültigkeit der vorliegenden Patentanmeldung oder eines darauf erteilten Patentes gefährden können.

I hereby declare that all statements made herein of my own knowledge are true and that all statements made on information and belief are believed to be true; and further that these statements were made with the knowledge that willful false statements and the like so made are punishable by fine or imprisonment, or both, under Section 1001 of Title 18 of the United States Code and that such willful false statements may jeopardize the validity of the application or any patent issued thereon.

## German Language Declaration

**VERTRETUNGSVOLLMACHT:** Als benannter Erfinder beauftrage ich hiermit den nachstehend benannten Patentanwalt (oder die nachstehend benannten Patentanwälte) und/oder Patent-Agenten mit der Verfolgung der vorliegenden Patentanmeldung sowie mit der Abwicklung aller damit verbundenen Geschäfte vor dem Patent-und Warenzeichenamt: (Name und Registrationsnummer anführen)

Stephen A. Bent, Reg. No. 29,768; David A. Blumenthal, Reg. No. 26,257; William T. Ellis, Reg. No. 26,874; John J. Feldhaus, Reg. No. 28,822; Patricia D. Granados, Reg. No. 33,683; John P. Isacson, Reg. No. 33,715; Michael D. Kaminski, Reg. No. 32,904; Kenneth E. Krosin, Reg. No. 25,735; Eugene M. Lee, Reg. No. 32,039; Richard Linn, Reg. No. 25,144; Peter G. Mack, Reg. No. 26,001; Brian J. McNamara, Reg. No. 32,789; Sybil Meloy, Reg. No. 22,749; George E. Quillin, Reg. No. 32,792; Colin G. Sandercock, Reg. No. 31,298; Bernhard D. Saxe, Reg. No. 28,665; Charles F. Schill, Reg. No. 27,590; Richard L. Schwaab, Reg. No. 25,479; Arthur Schwartz, Reg. No. 22,115; Harold C. Wegner, Reg. No. 25,258.

Telefongespräche bitte richten an: William T. Ellis  
(Name und Telefonnummer)  
(202) 672-5300

**POWER OF ATTORNEY:** As a named inventor, I hereby appoint the following attorney(s) and/or agent(s) to prosecute this application and transact all business in the Patent and Trademark Office connected therewith. (List name and registration number)

Stephen A. Bent, Reg. No. 29,768; David A. Blumenthal, Reg. No. 26,257; William T. Ellis, Reg. No. 26,874; John J. Feldhaus, Reg. No. 28,822; Patricia D. Granados, Reg. No. 33,683; John P. Isacson, Reg. No. 33,715; Michael D. Kaminski, Reg. No. 32,904; Kenneth E. Krosin, Reg. No. 25,735; Eugene M. Lee, Reg. No. 32,039; Richard Linn, Reg. No. 25,144; Peter G. Mack, Reg. No. 26,001; Brian J. McNamara, Reg. No. 32,789; Sybil Meloy, Reg. No. 22,749; George E. Quillin, Reg. No. 32,792; Colin G. Sandercock, Reg. No. 31,298; Bernhard D. Saxe, Reg. No. 28,665; Charles F. Schill, Reg. No. 27,590; Richard L. Schwaab, Reg. No. 25,479; Arthur Schwartz, Reg. No. 22,115; Harold C. Wegner, Reg. No. 25,258.

Direct Telephone Calls to: William T. Ellis  
(Name and telephone number)  
(202) 672-5300

Postanschrift: FOLEY & LARDNER  
3000 K Street, N.W., Suite 500  
P.O. Box 25696  
Washington, D.C. 20007-8696

Send Correspondence to: FOLEY & LARDNER  
3000 K Street, N.W., Suite 500  
P.O. Box 25696  
Washington, D.C. 20007-8696

Voller Name des einzigen oder ursprünglichen Erfinders: Lothar FANNASCH		Full name of sole or first inventor: Lothar FANNASCH	
Unterschrift des Erfinders <i>Lothar Fannasch</i>	Datum 2.4.02	Inventor's signature <i>Lothar Fannasch</i>	Date 2.4.02
Wohnsitz Bielefeld, Germany		Residence Bielefeld, Germany <i>DEX</i>	
Staatsangehörigkeit German		Citizenship German	
Postanschrift Südstrasse 61, 33647 Bielefeld, Germany		Post Office Address Südstrasse 61, 33647 Bielefeld, Germany	

(Bitte entsprechende Informationen und Unterschriften im Falle von dritten und weiteren Miterfindern angeben.)

(Supply similar information and signature for third and subsequent joint inventors.)

EIDESSTATTLICHE ERKLÄRUNG UND VOLLMACHT FÜR ERSTANMELDUNGEN

**IN THE UNITED STATES PATENT AND TRADEMARK OFFICE**

Applicant: Lothar FANNASCH

Title: CONDUCTOR TRACK SUPPORTING  
LAYER FOR LAMINATING INSIDE A  
CHIP CARD, CHIP CARD COMPRISING  
A CONDUCTOR TRACK SUPPORTING  
LAYER, AND METHOD FOR  
PRODUCING A CHIP CARD

Appl. No.: U.S. National Phase of PCT/DE00/02889

Filing Date: February 26, 2002

Examiner: Unassigned

Art Unit: Unassigned

**TRANSLATOR'S DECLARATION**

Assistant Commissioner for Patents  
Washington, D.C. 20231

Sir:

I, the below-named translator, certify that I am familiar with both the German and the English language, that I have prepared the attached English translation of Application No. PCT/DE00/02889, and that the English translation is a true, faithful and exact translation of the corresponding German language paper.

I further declare that all statements made in this declaration of my own knowledge are true and that all statements made on information and belief are believed to be true; and further, that these statements were made with the knowledge that willful, false statements and the like so made are punishable by fine or imprisonment, or both, under Section 1001 of Title 18 of the United States Code and that such willful, false statements may jeopardize the validity of legal decisions of any nature based on them.

Respectfully submitted,

Date March 12, 2002

By J. Lynn  
Name

D. E. LIGHT

For and on behalf of RWS Group plc